

БИЛЕТЫ_ФКЗ_2007_ИПУ_(БЕЗ_ОТВЕТОВ)

БИЛЕТ№1

2.07	Установите правильную последовательность	
Типичные операции программного ввода: 1 - ввести байт или слово в регистры ЦП. 2 - передать байт или слово в буфер ОЗУ. 3 - во входном регистре имеются байт или слово. 4 - обработать байт или слово.		
Ответ:		
7.02	Установите соответствие	
Для FS/LS USB 1. Переход из состояния Idle в состояние K определяет: 2. Переход из состояния SEO в состояние J определяет: 3. Переход из состояния Idle в состояние J определяет: 4. Переход из состояния SEO в состояние K определяет:		а - начало пакета SOP . б - конец пакета EOP .
Ответы		
1.01	Дополните	
Процессор работает под управлением программы, расположенной в ОЗУ, при этом он обрабатывает данные, расположенные в		
Ответ		
4.12	Установите соответствие	
INTEL 8250 , регистр управления модемом (MCR). Биты: Назначение: 0.DTR А. - Разрешение прерываний 1. RTS Б. - Готовность терминала 2. OUT1 В. - Запрос на передачу. 3. OUT2 Г. - Включаются средства передачи Д. - Сброс внутреннего состояния.		
Ответ		
5.15	Установите соответствие	
между видом отображения информации видеобуфера при ее выводе на экран и типом адаптера (для графических режимов). Вид отображения: Тип адаптера: 1. отображение с преобразованием через регистр палитры А. CGA 2. прямое отображение Б. EGA 3. отображение с преобразованием через регистр палитры и регистры ЦАП В. VGA		
Ответ:		

БИЛЕТ №2

2.11	<p align="center">Установите правильную последовательность</p> <p align="center">Маскируемое прерывание</p> <p><u>1</u> - прерывания разрешены. <u>2</u> - в ЦП передается тип N. <u>3</u> - интерфейс посылает сигнал прерывания. <u>4</u> - флажки TF и IF сбрасываются. <u>5</u> - команда IRET осуществляет извлечение из стека IP, CS, PSW. <u>6</u> - текущее состояние PSW, CS, IP передаются в стек. <u>7</u> - начинается процедура прерывания. <u>8</u> - после завершения текущей команды возвращается подтверждение <u>9</u> - в IP загружается содержимое 4xN, а CS 4xN+2. <u>10</u> - производится возврат в прерванную программу.</p>
Ответ	
7.07	<p align="center">Укажите номер правильного ответа</p> <p>Конечные точки (EP) IN4 и OUT4 представляют собой</p> <p>1. разные EP 2. одни и те же EP.</p>
Ответ	
4.08	<p align="center">Укажите номер правильного ответа</p> <p>В интерфейсе RS-232C при выводе байта данных в линию связи необходимо, чтобы:</p> <p>1. Был установлен бит готовности регистра состояния передатчика (TXRDY =1) . 2. Был установлен бит готовности регистра состояния передатчика TXRDY и бит CTS (TXRDY =1, CTS =1). 3. TXRDY =1 ; CTS =0; RTS =1. 4. RTS =1; DSR =1</p>
Ответ:	
4.08	<p align="center">Укажите номер правильного ответа</p> <p>В интерфейсе RS-232C при выводе байта данных в линию связи необходимо, чтобы:</p> <p>1. Был установлен бит готовности регистра состояния передатчика (TXRDY =1) . 2. Был установлен бит готовности регистра состояния передатчика TXRDY и бит CTS (TXRDY =1, CTS =1). 3. TXRDY =1 ; CTS =0; RTS =1. 4. RTS =1; DSR =1</p>
Ответ:	
5.14	<p align="center">Укажите номер правильного ответа</p> <p>В адаптере VGA атрибутные данные текстового режима и пиксельные данные графического режима преобразуются в 8-битные индексы, выбирающие регистры цвета ЦАП с помощью:</p> <p>1. Атрибутного контроллера. 2. Секвенсера. 3. Графического контроллера.</p>
Ответ:..	

БИЛЕТ №3

2.12	Установите правильную последовательность														
<p>Вывод одного байта блоковой передачи :</p> <p><u>1</u> - ЦП снимает разрешение шины. <u>2</u> - КПП помещает адрес на шину адреса. <u>3</u> - ЦП возвращает разрешение шины (HLDA). <u>4</u> - Подтверждается запрос ППП. <u>5</u> - Сформулирован запрос шины (HOLD). <u>6</u> - Снимается запрос шины и управление возвращается ЦП. <u>7</u> - Интерфейс готов принимать данные и делает запрос ЦП через КПП. <u>8</u> - Память помещает данные на шину данных. <u>9</u> - Интерфейс фиксирует данные.</p>															
Ответ:															
7.05	Дополните														
Любой обмен на шине USB инициируется _____.															
Ответ:															
4.09	Укажите номер правильного ответа														
<p>В интерфейсе RS-232C при вводе байта данных с линии связи необходимо, чтобы :</p> <p>1. RXRDY =1. 2. RXRDY =1; CTS =1. 3. RXRDY =1; CTS =1; DSR =1.</p>															
Ответ:															
6.05	Укажите номер правильного ответа (в порядке возрастания номеров)														
Среди множества линий НГМД выберите подмножество выходных линий.															
<table> <tr> <td>1.Выбор 0</td> <td>8.Индекс</td> </tr> <tr> <td>2.Выбор 1</td> <td>9.Вперед</td> </tr> <tr> <td>3.Выбор 2</td> <td>10.Шаг</td> </tr> <tr> <td>4.Выбор 3</td> <td>11.Дорожка 00</td> </tr> <tr> <td>5.Данные записи</td> <td>12.Сторона 0/1</td> </tr> <tr> <td>6.Данные воспроизведения</td> <td>13.Защита записи</td> </tr> <tr> <td>7.Старт</td> <td>14.Запись</td> </tr> </table>		1.Выбор 0	8.Индекс	2.Выбор 1	9.Вперед	3.Выбор 2	10.Шаг	4.Выбор 3	11.Дорожка 00	5.Данные записи	12.Сторона 0/1	6.Данные воспроизведения	13.Защита записи	7.Старт	14.Запись
1.Выбор 0	8.Индекс														
2.Выбор 1	9.Вперед														
3.Выбор 2	10.Шаг														
4.Выбор 3	11.Дорожка 00														
5.Данные записи	12.Сторона 0/1														
6.Данные воспроизведения	13.Защита записи														
7.Старт	14.Запись														
Ответ:															
7.9	Дополните														
Информация по шине USB передаётся кадрами. Кадр состоит из <u>x=?</u> . В свою очередь x состоит из <u>y=?</u> .															
Ответ:															

БИЛЕТ №4

3.07	Установите правильную последовательность										
<p>Установите правильную последовательность действий в одиночном контроллере приоритетных прерываний 8259A при получении первого импульса \overline{INTA}.</p> <p>1 - Сбрасывает соответствующий запросу бит в IRR. 2 - Незамаскированный запрос с наивысшим приоритетом устанавливает свой бит в ISR. 3 - Запрещаются триггеры-защелки в IRR до окончания второго импульса \overline{INTA}. 4 - Незамаскированный запрос с наивысшим приоритетом устанавливает три младших бита в ICW2.</p>											
Ответ:											
7.15	Укажите номер правильного ответа										
<p>Номер функции Func[7] и номер конечной точки EndPoint[4] содержат</p> <ol style="list-style-type: none"> 1. Маркер-пакеты. 2. Пакеты данных. 3. Пакеты подтверждения. 											
Ответ:											
2.04	Дополните										
<p>При обмене по ПДП обменом руководит _____.</p>											
Ответ:											
4.13	Установите соответствие										
<p>INTEL 8250, регистр состояния модема (MSR).</p> <table border="0" style="width: 100%;"> <thead> <tr> <th style="text-align: left;">Биты</th> <th style="text-align: left;">Назначение</th> </tr> </thead> <tbody> <tr> <td>7.DCD</td> <td>А.- Индикатор звонка.</td> </tr> <tr> <td>6.RI</td> <td>Б.- Обнаружена несущая частота.</td> </tr> <tr> <td>5.DSR</td> <td>В.- Готовность модема.</td> </tr> <tr> <td>4.CTS</td> <td>Г.- Чист для посылки.</td> </tr> </tbody> </table>		Биты	Назначение	7.DCD	А.- Индикатор звонка.	6.RI	Б.- Обнаружена несущая частота.	5.DSR	В.- Готовность модема.	4.CTS	Г.- Чист для посылки.
Биты	Назначение										
7.DCD	А.- Индикатор звонка.										
6.RI	Б.- Обнаружена несущая частота.										
5.DSR	В.- Готовность модема.										
4.CTS	Г.- Чист для посылки.										
Ответ:											
7.08	Дополните										
<p>Кадры на шине USB формирует _____.</p>											
Ответ:											

БИЛЕТ №5

3.09	Установите правильную последовательность												
<p>Установите правильную последовательность действий в ведущем контроллере приоритетных прерываний 8259А при получении первого импульса \overline{INTA}.</p> <p>1 - Ведущий выдает на линии CAS2-CAS0 номер, поступившего запроса.</p> <p>2 - Запрос с наивысшим приоритетом устанавливает свой бит в ISR.</p> <p>3 - Запрещаются триггеры - защелки в IRR до окончания второго импульса \overline{INTA}.</p> <p>4 - Проверяет соответствующий бит в ICW3.(Предполагаем, что он установлен).</p> <p>5 - Сбрасывается соответствующий запросу бит в IRR.</p>													
Ответ:													
7,16	Укажите номер правильного ответа												
<p>Номер кадра Frame[11] содержат</p> <ol style="list-style-type: none"> 1. Маркер-пакет. 2. Пакет данных. 3. Пакет подтверждения. 													
Ответ:													
2.05	Дополните												
<p>При обмене “по готовности” бит готовности устанавливает _____.</p>													
Ответ:													
4.14	Установить соответствие												
<p>Регистр управления “CENTRONICS”</p> <table border="0"> <thead> <tr> <th>Биты</th> <th>Назначение</th> </tr> </thead> <tbody> <tr> <td>1. <u>STROBY</u></td> <td>А.- ПчУ переводится в исходное состояние.</td> </tr> <tr> <td>2. <u>AUTOFEED</u></td> <td>Б.- Выбор ПчУ</td> </tr> <tr> <td>3. <u>INIT</u></td> <td>В.- Автоматическая подача бумаги на одну строку.</td> </tr> <tr> <td>4. <u>SELECTIN</u></td> <td>Г.- Разрешение прохождения прерывания от ПчУ.</td> </tr> <tr> <td>5. <u>INT_EN</u></td> <td>Д.- Записывает данные во входной регистр ПчУ.</td> </tr> </tbody> </table> <p>ПчУ – печатающее устройство</p>		Биты	Назначение	1. <u>STROBY</u>	А.- ПчУ переводится в исходное состояние.	2. <u>AUTOFEED</u>	Б.- Выбор ПчУ	3. <u>INIT</u>	В.- Автоматическая подача бумаги на одну строку.	4. <u>SELECTIN</u>	Г.- Разрешение прохождения прерывания от ПчУ.	5. <u>INT_EN</u>	Д.- Записывает данные во входной регистр ПчУ.
Биты	Назначение												
1. <u>STROBY</u>	А.- ПчУ переводится в исходное состояние.												
2. <u>AUTOFEED</u>	Б.- Выбор ПчУ												
3. <u>INIT</u>	В.- Автоматическая подача бумаги на одну строку.												
4. <u>SELECTIN</u>	Г.- Разрешение прохождения прерывания от ПчУ.												
5. <u>INT_EN</u>	Д.- Записывает данные во входной регистр ПчУ.												
Ответ:													
7.18	Укажите номер правильного ответа												
<p>Каждый кадр заканчивается.</p> <ol style="list-style-type: none"> 1. 4-х битным полем EOF[4] 2. интервалом EOF. 													
Ответ:													

БИЛЕТ №6

4.18	Установите соответствие		
	Между уровнем приоритета прерывания, причиной прерывания и условием сброса прерывания в регистре идентификации прерываний IIR контроллера INTEL 8259A.		
Уровни приоритета	Причина прерывания	Условия сброса прерывания	
1	А - Данные приемника доступны	I – Чтение регистра-приёмника	
2	Б - Ошибка переполнения, чётности, формата, прерывание разрыва	J – Чтение регистра состояния линии	
3	В - Прерывание от регистра состояния модема	K – Чтение регистра состояния модема	
4	Г - Регистр хранения передатчика пуст	L – Запись в регистр хранения передатчика	
Ответ:			
7.17	Укажите номер правильного ответа		
Каждый пакет начинается с поля			
<ol style="list-style-type: none"> 1. SOP[2]. 2. Check[4]. 3. Sync[8]. 			
Ответ:			
2.06	Дополните		
При обмене “по готовности” бит готовности сбрасывает			
Ответ:			
6.06	Дополните		
<p>Одним из двух основных методов адресации секторов накопителей <i>IDE-ATA</i> является метод CHS (Cylinder, Head, Sector). Определить первое ограничение BIOS на ёмкость диска, если в вызове Int 13h, разрядность параметров вызова соответственно составляла: $n_c=10$, $n_h=4$, $n_s=6$.</p> <p>Q=_____ Мбайт</p>			
Ответ:			
7.25	Укажите номер правильного ответа		
<p>Дескрипторы TD (Transfer Descriptor), описывающие каждую «шинную транзакцию», формирует</p> <ol style="list-style-type: none"> 1. HCD, 2. HC, 3. USBD 			
Ответ:			

БИЛЕТ №7

4.19	Установите соответствие
<p>между битами регистра состояния линии LSR контроллера прерываний INTEL 8259A и состоянием линии, если значение каждого бита равно 1.</p>	
Бит	Обозначение Состояние
0	DR А - ошибка формата
1	OE Б - ошибка паритета
2	PE В - прерывание отсоединения от линии
3	FE Г - переполнение при приёме
4	BI Д - регистр приёмника загружен
5	THRE Е - регистр передатчика пуст
6	TSRE Ж - сдвиговый регистр передатчика пуст
7	“0”
<p>Ответ:</p>	
7.19	Укажите номер правильного ответа
<p>По включению питания, подключению к порту или сбросу от порта устройство переходит в состояние</p> <ol style="list-style-type: none"> 1. «Подключено» (Attached State) 2. «Запитано» (Powered State) 3. «Дежурное» (Default State) 4. «Приостановлено» (Suspended Mode) 	
<p>Ответ:</p>	
2.07	Установите правильную последовательность
<p>Типичные операции программного ввода:</p> <ol style="list-style-type: none"> <u>1</u> - ввести байт или слово в регистры ЦП. <u>2</u> - передать байт или слово в буфер ОЗУ. <u>3</u> - во входном регистре имеются байт или слово. <u>4</u> - обработать байт или слово. 	
<p>Ответ:</p>	
6.07	Дополните
<p>MS-DOS с 16 разрядной FAT может работать с дисками максимальной ёмкостью _____. Это первый барьер DOS на ёмкость диска.</p>	
<p>Ответ:</p>	
7.26	Укажите номер правильного ответа
<p>Детальное расписание для каждого будущего кадра, используя список FrameList на 1024 кадра, составляет</p> <ol style="list-style-type: none"> 1. HCD, 2. HC, USBД. 	
<p>Ответ:</p>	

БИЛЕТ №8

6.06	Дополните												
<p>Одним из двух основных методов адресации секторов накопителей IDE-ATA является метод CHS (Cylinder, Head, Sector). Определить первое ограничение BIOS на ёмкость диска, если в вызове Int 13h, разрядность параметров вызова соответственно составляла: $n_c=10$, $n_h=4$, $n_s=6$. $Q=$ _____ Мбайт</p>													
<p>Ответ:</p>													
7.20	Укажите номер правильного ответа												
<p>Запросом Set_Address устройству назначается уникальный адрес на шине (1-127) и оно переходит в состояние «Адресовано» (Address State). В этом состоянии устройство отзывается на обращение к</p> <ol style="list-style-type: none"> 1. EP0 (нулевой конечной точке) 2. Адресованной конечной точке 													
<p>Ответ: 1.</p>													
2.08	Укажите номер правильного ответа												
<p>При выводе информации бит готовности устанавливается, когда буферный регистр :</p> <ol style="list-style-type: none"> 1. Пуст. 2. Полон. 													
<p>Ответ:</p>													
4.15	Установите соответствие												
<p>Регистр состояния "CENTRONICS"</p> <table border="0" style="width: 100%;"> <thead> <tr> <th style="text-align: left;">Биты</th> <th style="text-align: left;">Назначение</th> </tr> </thead> <tbody> <tr> <td>1. ERROR</td> <td>А. - Готовность ПчУ.</td> </tr> <tr> <td>2. SLCT</td> <td>Б. - ПчУ занято.</td> </tr> <tr> <td>3. PE</td> <td>В. - Подтверждение приема.</td> </tr> <tr> <td>4. ACK</td> <td>Г - Ошибка ПчУ.</td> </tr> <tr> <td>5. BUSY</td> <td>Д - Конец бумаги.</td> </tr> </tbody> </table> <p>ПчУ – печатающее устройство</p>		Биты	Назначение	1. ERROR	А. - Готовность ПчУ.	2. SLCT	Б. - ПчУ занято.	3. PE	В. - Подтверждение приема.	4. ACK	Г - Ошибка ПчУ.	5. BUSY	Д - Конец бумаги.
Биты	Назначение												
1. ERROR	А. - Готовность ПчУ.												
2. SLCT	Б. - ПчУ занято.												
3. PE	В. - Подтверждение приема.												
4. ACK	Г - Ошибка ПчУ.												
5. BUSY	Д - Конец бумаги.												
<p>Ответы:</p>													
7.27	Укажите номер правильного ответа												
<p>Дескрипторы TD и QH размещает в памяти и связывает их между собой в соответствии с планом выполнения транзакций в каждом кадре ____</p> <ol style="list-style-type: none"> 1. HCD, 2. HC, 3. USBD. 													
<p>Ответ:</p>													

БИЛЕТ №9

7.01	Дополните
<p>Сигналы с линейных приёмников (D+) и (D-) и дифференциального приёмника определяют физическое состояние</p> <ol style="list-style-type: none"> 1. _____ при условиях (D+)- (D-) > 200mv и (D+) > V_{IH_min} (~2v). 2. _____ при условиях (D-)- (D+) > 200mv и (D-) > V_{IH_min} (~2v). 3. _____ при условиях (D+) < 0.8v и (D-) < 0.8v. <p>Где V_{IH_min} – минимально-допустимый высокий уровень напряжения на входе приёмника V_{IL_max} – минимально-допустимый низкий уровень напряжения на входе приёмника</p>	
<p>Ответ:</p>	
6.08	Дополните
<p>Для преодоления 528 Мбайтного барьера на ёмкость диска</p> <ol style="list-style-type: none"> 1. в BIOS увеличили разрядность номера головки с 4 до 8, 2. в КНЖД ввели «отображение секторов» или CHS – трансляцию. <p>В результате предельная ёмкость диска составила _____.</p>	
<p>Ответ:</p>	
2.09	Укажите номер правильного ответа
<p>При программном обмене данные между буферным регистром ЭВМ и ПУ передаются под управлением:</p> <ol style="list-style-type: none"> 1. ЦП. 2. Интерфейса. 	
<p>Ответ:</p>	
4.16	Укажите номер правильного ответа
<p>Если байт данных записан во входной регистр приемника, но не считан в его ОЗУ, то:</p> <ol style="list-style-type: none"> 1. $BUSY=1$. 2. $BUSY=0$. 3. $ACK=0$. 4. $BUSY=0, \overline{ACK}=1$. 	
<p>Ответ:</p>	
7.24	Укажите номер правильного ответа
<p>Список кадров Framelist формирует</p> <ol style="list-style-type: none"> 1. HCD, 2. HC, 3. USBD. 	
<p>Ответ:</p>	

БИЛЕТ №10

7.03	Установите соответствие
<p>Для FS/LS USB Для идентификации скорости работы устройства USB:</p> <ol style="list-style-type: none"> 1. LS-(Low Speed), или 2. FS- (Full Speed), или 3. HS-(High Speed) <p>используются сигналы с линейных приёмников, возникающие при подключении устройства к порту хаба за счет «подтягивания» уровня сигналов на линии</p> <p>а) (D+) до уровня $\sim +3.3v$ или б) (D-) до уровня $\sim +3.3v$ в) или за счёт перевода интерфейса USB в состояние SEO, при котором [(D+) and (D-)] $< 0.8v$</p>	
<p>Ответы:</p>	
6.09	Дополните
<p>Обеспечение поддержки накопителей ёмкость которых превышает 8.4Гбайт потребовало отказаться от CHS – трансляции и перейти к адресации LBA (Logical Block Address) на уровне BIOS. В результате использование в интерфейсе ATA 28 – разрядной адресации LBA позволило адресовать накопители ёмкостью _____</p>	
<p>Ответ:</p>	
2.10	Укажите номер правильного ответа
<p>В IBM PC регистры, представляющие ПУ на системной магистрали “ прописаны “ в адресном пространстве:</p> <ol style="list-style-type: none"> 1. памяти. 2. ввода-вывода. 	
<p>Ответ:</p>	
4.17	Укажите номер правильного ответа
<p>Если байт данных переписывается из входного регистра приемника в его ОЗУ, то:</p> <ol style="list-style-type: none"> 1. BUSY=1. 2. BUSY=0. 3. $\overline{ACK}=0$. 4. BUSY=0, $\overline{ACK}=1$. 	
<p>Ответ:</p>	
7.28	Дополните
<p>_____ разбивает запрос ввода/вывода (IRP) от клиентского драйвера на транзакции и помещает дескрипторы этих транзакций в соответствующую очередь, а очередь включает в ближайшие планы.</p> <ol style="list-style-type: none"> 1. HCD, 2. HC, 3. USBD. 	
<p>Ответ:</p>	

БИЛЕТ №11

7.04	Установите соответствие	
1. Логическое устройство USB		А - набор интерфейсов
2. Функциональное устройство USB		Б - набор конечных точек (EP)
3. Конфигурация устройства		В - набор конечных точек предназначенных для выполнения данной задачи и правила их использования
4. Интерфейс		Г- Набор одновременно поддерживаемых интерфейсов
Ответы:		
.04	Установите соответствие	
между длиной битовой ячейки T и длиной магнитного триггера MT для следующих методов кодирования:		
1. FM (0,1RLL)		А. T=2/3 MT
2. MFМ (1,3RLL)		Б. T=2 MT
3. 2,7RLL		В. T = MT
Ответы:		
2.13	Укажите номер правильного ответа	
При обмене по ПДП обмен инициируется:		
1. ЦП.		
2. КПДП		
Ответ:		
5.01	Укажите номер правильного ответа	
При нажатии клавиши процессор клавиатуры сканирует матрицу клавиатуры и посылает скэн-код нажатой клавиши в		
1. буферный регистр микроконтроллера 8042		
2. кольцевой регистр		
Ответ:		
7.29	Дополните	
_____ отвечает за балансировку загрузки шины в каждом кадре, в частности, за гарантию предоставления не менее 10% полосы для транзакций управляющих передач.		
разбивает запрос ввода/вывода (IRP) от клиентского драйвера на транзакции и помещает дескрипторы этих транзакций в соответствующую очередь, а очередь включает в ближайшие планы.		
1. HCD,		
2. HC, USBD		
Ответ:		

БИЛЕТ №12

7.06	Дополните
<p>В USB <u> x=? </u> является владельцем основного канала сообщений, который используется для доступа к конфигурационной информации всех устройств. Этот канал устанавливается с нулевой конечной точкой (EPO), которая поддерживает только <u> y=? </u> передачи.</p>	
<p>Ответ:</p>	
6.05	Укажите номер правильного ответа (в порядке возрастания номеров)
<p>Среди множества линий НГМД выберите подмножество выходных линий.</p>	
1.Выбор 0	8.Индекс
2.Выбор 1	9.Вперед
3.Выбор 2	10.Шаг
4.Выбор 3	11.Дорожка 00
5.Данные записи	12.Сторона 0/1
6.Данные воспроизведения	13.Защита записи
7.Старт	14.Запись
<p>Ответы:</p>	
2.14	Укажите номер правильного ответа
<p>Процессор ввода/вывода (ПВВ) осуществляет обмен :</p>	
<p>1. Программный. 2. ПЦП.</p>	
<p>Ответ:</p>	
5.02	Дополните
<p>Прерывание клавиатуры INT 9H транслирует скэн-коды с параметрами в ячейках статуса. Полученные форматы данных: а) коды ASCII и б) расширенные коды INT 9H помещает в <u> </u> буфер клавиатуры.</p>	
<p>Ответ:</p>	
1.04	Дополните
ПЦП	<p>При параллельной работе ПУ и ЦП для организации обмена по необходимо синхронизовать работу центральных и периферийных устройств на время такта передачи. С этой целью используются <u> </u> и <u> </u>.</p>
<p>Ответ:</p>	

БИЛЕТ №13

7.10	Установите соответствие		
	между типом передачи данных для конечных точек, длиной поля данных и полосой пропускания шины		
Тип передачи PID	Длина	Полоса	Доставка
1. Управляющие передачи 2. Передачи массивов данных 3. Передачи по прерываниям 4. Изохронные передачи	С). [64]В или [8] Б). [8,16,32,64]В А). [8-64]В Д). предварительно согласована	I). 10% К). остаток полосы L). предварительно согласована	Е). гарантирована N). не гарантирована
Ответ:			
7.31	Дополните		
	TD описывает передачу (шинную транзакцию) между буфером в ОЗУ и USB-устройства.		
Ответ:			
3.04	Дополните		
	В контроллере 8259А единичное состояние бита EOИ в OCW2 обычно осуществляет сброс бита, соответствующего запросу с максимальным приоритетом в регистре _____.		
Ответ:			
5.03	Дополните		
	Прерывание INT 21H осуществляет различные функции ввода символа с клавиатуры в программу пользователя, причем символ считывается из _____ буфера клавиатуры.		
Ответ:			
1.05	Дополните		
	При прерываниях обмен происходит под управлением _____		
Ответ:			

БИЛЕТ №14

Установите соответствие			
7.11 PID	Источник	Тип пакета	Описание
1. OUT	А) Хост	m)-Маркер-пакет	<p>К) Приемник не сумел принять или передатчик не сумел передать данные. Может использоваться для управления потоком данных («ответ на запрос не готов»)</p> <p>Н) Пакеты данных с четным и нечетным PID, чередуются для точной идентификации подтверждений.</p> <p>О) Маркер транзакции управления, передает адрес и номер конечной точки при передаче команды от хоста к функции.</p> <p>Q) Маркер транзакции вывода, передает адрес и номер конечной точки при передаче от хоста к конечной функции.</p>
2. Data0	Б) Хост, устр-во	n)-пакеты данных	
3. SETUP	В) Устр-во	q)-пакеты подтверждения	
4. NAK			
<p>Ответ:</p>			
1.01	Дополните		
<p>Процессор работает под управлением программы, расположенной в ОЗУ, при этом он обрабатывает данные, расположенные в _____.</p>			
<p>Ответ:</p>			
3.08	Укажите номер правильного ответа		
<p>В контроллере 8259А действие при установленном бите AEOI (AEOI=1) проявляется во время:</p> <p>1.Первого импульса \overline{INTA}</p> <p>2.Второго импульса \overline{INTA}</p>			
<p>Ответ:</p>			
5.07	Укажите номер правильного ответа		
<p>Максимальная разрешающая способность 24 игольчатого принтера LQ-100 составляет:</p> <p>1. 160x144 dpi.</p> <p>2. 240x216 dpi.</p> <p>3. 360x360 dpi.</p>			
<p>Ответ:</p>			
2.05	Дополните		
<p>При обмене “по готовности” бит готовности устанавливает _____.</p>			
<p>Ответ:</p>			

БИЛЕТ №15

7.12 PID	Источн ик	Тип пакета	Установите соответствие Описание
1.-IN	А) Хост	m)- Маркер- пакет	М) Произошел сбой в конечной точке или запрос не поддерживается
2.-Data1	Б) Хост, устр-во	n)- пакеты	Н) Пакеты данных с четным и нечетным PID, чередуются для точной идентификации подтверждений.
3.- SETUP	В) Устр-во	данных	О) Маркер транзакции управления, передает адрес и номер конечной точки при передаче команды от хоста к функции.
4.-Stall		q)- пакеты подтвер ждения	Р) Маркер транзакции ввода, передает адрес и номер конечной точки при передаче от функции хосту.
Ответ:			
1.02	Дополните		
При вводе/выводе информации обмен осуществляется между ПУ и _____.			
Ответ:			
4.01	Установите соответствие		
	Устройства	Функциональное назначение	
	1. ЭВМ	А. ООД - Оконечное оборудование данных.	
	2. Терминал	Б. АПД - Аппаратура передачи данных.	
	3. Модем		
Ответ:			
5.09	Дополните		
Размер шрифта в WINDOWS измеряется в _____.			
Ответ:			
2.06	Дополните		
При обмене "по готовности" бит готовности сбрасывает _____.			
Ответ:			

БИЛЕТ №16

7.13 Установите соответствие			
PID	Источник	Тип пакета	Описание
1. SOF	А) Хост	m)-Маркер-пакет	I) Подтверждение безошибочного приема, но указание на отсутствие места для приема следующего пакета.
2. Data2	Б) Хост, устр-во	n)-пакеты данных	J) Подтверждение безошибочного приема пакета
3. Ack	В) Устр-во	q)-пакеты подтверждения	L) Дополнительные типы пакетов данных, используемые в транзакциях с широкополосными изохронными точками.
4. Nyet			R) Маркер начала кадра, содержит номер кадра.
Ответ:			
1.03	Укажите номер правильного ответа		
При центрально-синхронном управлении все операции обработки и ввода/вывода осуществляется :			
1. Параллельно.			
2. Последовательно.			
Ответ:			
4.02	Дополните		
Два модема, соединенные с помощью одной линии связи, называются _____ и образуют двухточечный канал.			
Ответ:			
5.10	Установите соответствие		
Адаптер	Выходные сигналы на монитор		
1. CGA	А. Аналоговый		
2. EGA	Б. Цифровой		
3. VGA	В. Цифро-аналоговый		
Ответ:			
2.07	Установите правильную последовательность		
Типичные операции программного ввода:			
<u>1</u> - ввести байт или слово в регистры ЦП.			
<u>2</u> - передать байт или слово в буфер ОЗУ.			
<u>3</u> - во входном регистре имеются байт или слово.			
<u>4</u> - обработать байт или слово.			
Ответ:			

БИЛЕТ №17

7.14	Установите правильную последовательность
Установите правильную последовательность действий при передаче команды	
<ol style="list-style-type: none">1. Устройство ждёт2. Хост посылает пакет данных со сброшенным битом синхронизации (т.е. пакет Data0), содержащий 8-байтовый код команды3. Хост посылает маркер SETUP4. Функция посылает хосту пакет подтверждения5. Хост ждёт.	
Ответ:	
1.04	Дополните
При параллельной работе ПУ и ЦП для организации обмена по ПДП необходимо синхронизировать работу центральных и периферийных устройств на время такта передачи. С этой целью используются _____ и _____.	
Ответ:	
4.03	Дополните
Связной интерфейс используется для подключения ООД к _____.	
Ответ:	
5.11	Укажите номер правильного ответа
Сигналы горизонтальной и вертикальной синхронизации (HSYNC, VSYNC) вырабатываются : <ol style="list-style-type: none">1. Графическим контроллером.2. Контроллером ЭЛТ.3. Секвенсером.4. Атрибутным контроллером.	
Ответ:	
2.08	Укажите номер правильного ответа
При выводе информации бит готовности устанавливается, когда буферный регистр : <ol style="list-style-type: none">1. Пуст.2. Полон.	
Ответ:	

БИЛЕТ №18

7.22	Установите правильную последовательность
Установите правильную последовательность распределения времени в кадре для транзакций различных типов, если SOF - маркер начала кадра. EOF – промежуток времени, определяющий конец кадра. 1. транзакции передачи массивов 2. изохронные транзакции 3. транзакции управления 4. транзакции прерываний	
Ответ:	
1.05	Дополните
При прерываниях обмен происходит под управлением	
Ответ:	
4.04	Дополните
При асинхронной передаче данных информация передается _____.	
Ответ:	
5.12	Укажите номер правильного ответа
Формирование на экране курсора и значение счетчика адреса видео-буфера синхронно с образованием раstra осуществляет : 1. Секвенсер. 2. Графический контроллер. 3. Контроллер ЭЛТ. 4. Атрибутный контроллер.	
Ответ:	
2.09	Укажите номер правильного ответа
ЭВМ	При программном обмене данные между буферным регистром и ПУ передаются под управлением: 1. ЦП. 2. Интерфейса.
Ответ:	

БИЛЕТ №19

7.23	Установите порядок
следования пакетов в транзакциях передачи данных, если приняты обозначения: А – пакет данных, Б – маркер-пакет, С – пакет подтверждения .	
Ответ:	
1.06	Укажите номер правильного ответа
При прерывании содержимое внутренних регистров, определяющих текущее состояние ЦП : 1. Изменяется 2. Не изменяется	
Ответ:	
4.05	Дополните
При синхронной передаче данных информация передается _____.	
Ответ:	
5.13	Укажите номер правильного ответа
Операции считывания/записи в видеобуфер под управлением процессора обеспечиваются : 1. Атрибутным контроллером. 2. Секвенсером. 3. Графическим контроллером.	
Ответ:	
2.10	Укажите номер правильного ответа
В IBM PC регистры, представляющие ПУ на системной магистрали “ прописаны “ в адресном пространстве: 1. памяти. 2. ввода-вывода .	
Ответ:	

БИЛЕТ №20

2.11	Установите правильную последовательность								
<p style="text-align: center;">Маскируемое прерывание</p> <p><u>1</u> - прерывания разрешены. <u>2</u> - в ЦП передается тип N. <u>3</u> - интерфейс посылает сигнал прерывания. <u>4</u> - флажки TF и IF сбрасываются. <u>5</u> - команда IRET осуществляет извлечение из стека IP, CS, PSW. <u>6</u> - текущее состояние PSW, CS, IP передаются в стек. <u>7</u> - начинается процедура прерывания. <u>8</u> - после завершения текущей команды возвращается подтверждение <u>9</u> - в IP загружается содержимое 4xN, а CS 4xN+2. <u>10</u> - производится возврат в прерванную программу.</p>									
Ответ:									
1.07	Укажите номер правильного ответа								
<p>При обмене по прерыванию текущее состояние ЦП достаточно определить содержимым регистров :</p> <ol style="list-style-type: none"> 1. AX, CS, PSW . 2. SI, BP, SS. 3. DX, IP, CS. 4. IP, CS, PSW. 									
Ответ:									
4.06	Укажите номер правильного ответа								
<p>При последовательной передаче данных бит информации является временным интервалом, который формируется с помощью:</p> <ol style="list-style-type: none"> 1. Процедуры ЦП. 2. Тактового генератора. 									
Ответ:									
7.30	Дополните								
<p>_____ описывает передачу (шинную транзакцию) между буфером в ОЗУ и конечной точкой USB-устройства.</p>									
Ответ:									
5.15	Установите соответствие								
<p>между видом отображения информации видеобуфера при ее выводе на экран и типом адаптера (для графических режимов).</p> <table style="width: 100%; border: none;"> <tr> <td style="width: 60%;"><i>Вид отображения:</i></td> <td style="width: 40%;"><i>Тип адаптера:</i></td> </tr> <tr> <td>1. отображение с преобразованием через регистр палитры</td> <td>A. CGA</td> </tr> <tr> <td>2. прямое отображение</td> <td>B. EGA</td> </tr> <tr> <td>3. отображение с преобразованием через регистр палитры и регистры ЦАП</td> <td>B. VGA</td> </tr> </table>		<i>Вид отображения:</i>	<i>Тип адаптера:</i>	1. отображение с преобразованием через регистр палитры	A. CGA	2. прямое отображение	B. EGA	3. отображение с преобразованием через регистр палитры и регистры ЦАП	B. VGA
<i>Вид отображения:</i>	<i>Тип адаптера:</i>								
1. отображение с преобразованием через регистр палитры	A. CGA								
2. прямое отображение	B. EGA								
3. отображение с преобразованием через регистр палитры и регистры ЦАП	B. VGA								
Ответ:									

БИЛЕТ №21

2.12	Установите правильную последовательность
<p>Вывод одного байта блоковой передачи :</p> <p><u>1</u> - ЦП снимает разрешение шины. <u>2</u> - КПДП помещает адрес на шину адреса. <u>3</u> - ЦП возвращает разрешение шины (HLDA). <u>4</u> - Подтверждается запрос ПДП. <u>5</u> - Сформулирован запрос шины (HOLD). <u>6</u> - Снимается запрос шины и управление возвращается ЦП. <u>7</u> - Интерфейс готов принимать данные и делает запрос ЦП через КПДП. <u>8</u> - Память помещает данные на шину данных. <u>9</u> - Интерфейс фиксирует данные.</p>	
Ответ:	
1.08	Укажите номер правильного ответа
<p>Во время приостановок текущее состояние ЦП :</p> <p>1. Изменяется. 2. Не изменяется.</p>	
вет:	
4.07	Укажите номер правильного ответа
<p>В интерфейсе RS-232C сигналы RTS/CTS используются для управления потоком информации (flow control) между :</p> <p>1. Модемами 2. ЭВМ и модемом</p>	
Ответ:	
7.23	Установите порядок
<p>следования пакетов в транзакциях передачи данных, если приняты обозначения: А – пакет данных, Б – маркер-пакет, С – пакет подтверждения.</p>	
Ответ:	
2.13	Укажите номер правильного ответа
<p>При обмене по ПДП обмен инициируется:</p> <p>1. ЦП. 2. КПДП.</p>	
Ответ:	

БИЛЕТ №22

3.09	Установите правильную последовательность	
<p>Установите правильную последовательность действий в ведущем контроллере приоритетных прерываний 8259A при получении первого импульса \overline{INTA}.</p> <p><u>1</u> - Ведущий выдает на линии CAS2-CAS0 номер, поступившего запроса.</p> <p><u>2</u> - Запрос с наивысшим приоритетом устанавливает свой бит в ISR.</p> <p><u>3</u> - Запрещаются триггеры - защелки в IRR до окончания второго импульса \overline{INTA}.</p> <p><u>4</u> - Проверяет соответствующий бит в ICW3.(Предполагаем, что он установлен).</p> <p><u>5</u> - Сбрасывается соответствующий запросу бит в IRR.</p>		
Ответ		
1.09	Укажите номер правильного ответа	
<p>“ Кража цикла “ происходит во время:</p> <ol style="list-style-type: none"> 1. Прерываний. 2. Приостановок. 		
Ответ: 2		
7.21	Укажите номер правильного ответа	
<p>Запросом SetjConfiguration выбрана конфигурация, устройство перешло в состояние «Сконфигурировано» (Configured State). В этом состоянии устройство отзывается на обращение к</p> <ol style="list-style-type: none"> 1. нулевой конечной точке (EP0) 2. нулевой конечной точке (EP0) и конечным точкам, описанным в данной конфигурации (EP_i) 3. только к конечным точкам, описанным в данной конфигурации (EP_i) 		
Ответ:		
5.14	Укажите номер правильного ответа	
<p>В адаптере VGA атрибутные данные текстового режима и пиксельные данные графического режима преобразуются в 8-битные индексы , выбирающие регистры цвета ЦАП с помощью :</p> <ol style="list-style-type: none"> 1. Атрибутного контроллера. 2. Секвенсера. 3. Графического контроллера. 		
Ответ:		
4.01	Установите соответствие	
	<i>Устройства</i>	<i>Функциональное назначение</i>
	1. ЭВМ	А. ООД - Оконечное оборудование данных.
	2. Терминал	Б. АПД - Аппаратура передачи данных.
	3. Модем	
Ответ:		

БИЛЕТ №23

4.18	Установите соответствие		
	<p>между уровнем приоритета прерывания, причиной прерывания и условием сброса прерывания в регистре идентификации прерываний IIR контроллера INTEL 8259A.</p>		
	<i>Уровни приоритета</i>	<i>Причина прерывания</i>	<i>Условия сброса прерывания</i>
1		А - Данные приемника доступны	I – Чтение регистра-приёмника
2		Б - Ошибка переполнения, чётности, формата, прерывание разрыва	J – Чтение регистра состояния линии
3		В - Прерывание от регистра состояния модема	K – Чтение регистра состояния модема
4		Г - Регистр хранения передатчика пуст	L – Запись в регистр хранения передатчика
Ответ:			
2.01	Дополните		
Ввод-вывод с отображением на память предполагает, что любое ПУ представлено на системной магистрали в виде _____.			
Ответ:			
7.22	Установите правильную последовательность		
Установите правильную последовательность распределения времени в кадре для транзакций различных типов, если			
SOF - маркер начала кадра.			
EOF – промежуток времени, определяющий конец кадра.			
5. транзакции передачи массивов			
6. изохронные транзакции			
7. транзакции управления			
транзакции прерываний			
Ответ:			
6.01	Установите соответствие		
Время доступа (ACCESS TIME) для внешних ЗУ составляет:			
1. НЖД с шаговым двигателем А. (30 - 40) мс			
2. НЖД с линейным двигателем Б. До 200 мс			
3. CD - ROM В. (65 - 100) мс			
Ответы:			
1.07	Укажите номер правильного ответа		
При обмене по прерыванию текущее состояние ЦП достаточно определить содержимым регистров :			
1. AX, CS, PSW .			
2. SI, BP, SS.			
3. DX, IP, CS.			
4. IP, CS, PSW			
Ответ:			

БИЛЕТ №24

7.11 PID	Источн ик	Тип пакета	Установите соответствие Описание
1.-OUT	A) Хост	m)- Маркер- пакет	K) Приемник не сумел принять или передатчик не сумел передать данные. Может использоваться для управления потоком данных («ответ на запрос не готов»)
2.-Data0	B) Хост,	n)-пакеты данных	
3.-SETUP	Устр-во	q)-пакеты подтверж дения	N) Пакеты данных с четным и нечетным PID, чередуются для точной идентификации подтверждений.
4.-NAK	B) Устр- во		O) Маркер транзакции управления, передает адрес и номер конечной точки при передаче команды от хоста к функции. Q) Маркер транзакции вывода, передает адрес и номер конечной точки при передаче от хоста к конечной функции.

Ответ:

2.02	Дополните	
При обмене “по готовности” обменом руководит _____.		
Ответ: ЦП.		
4.10	Укажите номер правильного ответа	
Если в интерфейсном кристалле INTEL 8250 передача завершена, то:		
1. TXEMPTY =1, (сдвиговый регистр пуст).		
2. TXRDY =1, (буферный регистр пуст).		
Ответ:		
6.02	Установите соответствие	
Скорость передачи данных (Data Transfer Rate - DTR) для внешних ЗУ составляет:		
1. НЖМД с интерфейсом ST 506/412	A. 1.5 mb/c	
2. НЖМД с интерфейсом SCSI	Б. 40 mb/c	
3. НЖМД с интерфейсом SCSI - 2	В. 150 kb/c	
4. CD - ROM дисковод с одиночной скоростью обмена	Г. 5 mbit/c	Д. 300 kb/c
Ответы:		
7.02	Установите соответствие	
Для FS/LS USB		
1. Переход из состояния Idle в состояние K определяет:		а – начало пакета SOP .
2. Переход из состояния SEO в состояние J определяет:		
3. Переход из состояния Idle в состояние J определяет:		б – конец пакета EOP .
4. Переход из состояния SEO в состояние K определяет:		
Ответы:		

БИЛЕТ №25

7.14	Установите правильную последовательность
<p>Установите правильную последовательность действий при передаче команды</p> <ol style="list-style-type: none"> 1. Устройство ждёт 2. Хост посылает пакет данных со сброшенным битом синхронизации (т.е. пакет Data0), содержащий 8-байтовый код команды 3. Хост посылает маркер SETUP 4. Функция посылает хосту пакет подтверждения 5. Хост ждёт. 	
Ответ:	
2.03	Дополните
<p>При обмене по прерываниям обменом руководит _____.</p>	
Ответ:	
4.11	Установите соответствие
<p>INTEL 8250, регистр управления линией (LCR) .</p>	
<i>Биты:</i>	<i>Назначение:</i>
1. WLS1;WLS0	А. - Число стоповых битов .
2. PEN	Б. - Длина слова.
3. STB	В. - Разрешен бит паритета.
	Г. - Кратность частоты синхроимпульса.
Ответ:	
6.03	Установите соответствие
<p>В накопителях на магнитных дисках плотность записи составляет:</p>	
1. для оксидного покрытия	А. 20 000 bit/inch (800 бит/мм)
2. для металлического покрытия	Б. 80 000 bit/inch (3 200бит/мм)
Ответы:	
7.03	Установите соответствие
<p>Для FS/LS USB</p> <p>Для идентификации скорости работы устройства USB:</p> <ol style="list-style-type: none"> 4. LS-(Low Speed), или 5. FS- (Full Speed), или 6. HS-(High Speed) <p>используются сигналы с линейных приёмников, возникающие при подключении устройства к порту хаба за счет «подтягивания» уровня сигналов на линии</p> <p>а) (D+) до уровня $\sim +3.3v$ или</p> <p>б) (D-) до уровня $\sim +3.3v$</p> <p>с) или за счёт перевода интерфейса USB в состояние SEO, при котором [(D+) and (D-)] < 0.8v</p>	
Ответы:	